

**intersil**™

**SIMPLY SMARTER™**

# Working at INTERSIL: POWER MANAGEMENT AND ANALOG IC DESIGN

Introduce:

*Prof. Ing. Giuseppe Capponi*

Presenta:

**Ing. Claudio Collura**

*Lead Design Engineer  
Intersil, UK Design Center*

**12** 2012  
**ottobre**  
**9** ORE  
**:00** AULA  
SAVAGNONE  
DIEETCAM

## Presentation Outline

- *The Semiconductor Industry*
- *Company Overview*
- *Power Management vs General Analog IC*
- *Challenges: modeling and verification*
- *Key for success*
- *Who does what within an IC company*
- *Internship Program*
- *Ongoing design projects: open discussion*
- *Conclusion and contacts*

mhmdesign.it

*Si discuteranno le opportunità offerte e le competenze richieste per la partecipazione al programma di Summer Internship presso Intersil.*

Il seminario si rivela particolarmente interessante per studenti del Corso di Laurea triennale ( III anno ) o Magistrale in Ingegneria Elettronica, Magistrale in Automazione e Telecomunicazioni.

Organizzato da:



Sponsorizzato da:

**Electron**  
www.assoziazioneelectron.org

Per partecipare è richiesta la registrazione online sul sito : [electron.pa.it](http://electron.pa.it)

