

Corso di Elettronica Digitale - Sede di Caltanissetta

A.A. 2010/2011

Prova scritta del 8/09/2011

Dati personali del Candidato	
Cognome:	
Nome:	
E-mail:	

Durata massima della prova: 3 ore

Progettare un generatore di codici con le seguenti caratteristiche:

- Le parole generate sono di cinque bit, compatibili TTL, selezionabili mediante n. 5 pulsanti fra le seguenti:

A: 0 0 0 0 1 B: 0 0 0 1 1 C: 0 0 1 1 1 D: 0 1 1 1 1 E: 1 1 1 1 1

- Ciascuna parola è preceduta da un impulso di sincronismo di durata doppia di quella dei bit;
- Il codice selezionato è emesso con continuità fino a che non si agisce su un altro dei 5 pulsanti ed è segnalato dall'accensione del rispettivo LED;
- La frequenza dei bit è 12 kHz ed il formato è con ritorno a zero.

Si richiede:

- Lo schema a blocchi complessivo con relazione tecnico-descrittiva ed eventuali diagrammi di temporizzazione;
- Il progetto e lo schema circuitale dei singoli blocchi;
- Lo schema esecutivo;
- Eventuali note per la messa a punto.

